

'This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2000-089974

(43)Date of publication of application : 31.03.2000

(51)Int.Cl.

G06F 11/00
H03H 17/02

(21)Application number : 10-258362

(71)Applicant : OKI ELECTRIC IND CO LTD

(22)Date of filing : 11.09.1998

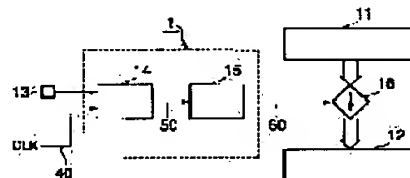
(72)Inventor : TANAKA HIROYUKI
OYA MITSUNARI

(54) DATA STORAGE CONTROL CIRCUIT

(57)Abstract:

PROBLEM TO BE SOLVED: To realize a data storage control circuit for controlling a capture function so as to accurately execute it even when a noise is generated in an input signal to be monitored.

SOLUTION: A shift register constituting a digital filter 14 executes sampling processing for an input signal inputted from an external terminal 13 and inputs its processed result, an output signal from the shift register, to a gate circuit constituting the digital filter 14. The voltage level of an output signal from the gate circuit is turned from an 'L' level to an 'H' level when at least three voltage levels of the output signal are the 'H' level. A detection circuit 15 detects a change in the voltage levels of the gate circuit and outputs a signal for instructing output data from a counter 11 to be stored in a register 12.



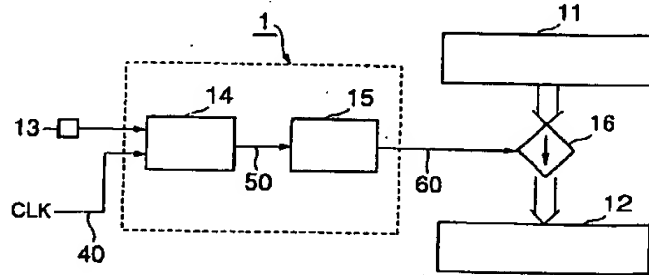
(書誌+要約+請求の範囲)

(19)【発行国】日本国特許庁(JP)
(12)【公報種別】公開特許公報(A)
(11)【公開番号】特開2000-89974(P2000-89974A)
(43)【公開日】平成12年3月31日(2000. 3. 31)
(54)【発明の名称】データ格納制御回路
(51)【国際特許分類第7版】

G06F 11/00 350
H03H 17/02 681

【FI】

G06F 11/00 350 P
H03H 17/02 681 B



【審査請求】未請求

【請求項の数】6

【出願形態】OL

【全頁数】9

(21)【出願番号】特願平10-258362

(22)【出願日】平成10年9月11日(1998. 9. 11)

(71)【出願人】

【識別番号】000000295

【氏名又は名称】沖電気工業株式会社

【住所又は居所】東京都港区虎ノ門1丁目7番12号

(72)【発明者】

【氏名】田中 弘行

【住所又は居所】東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内

(72)【発明者】

【氏名】大家 充也

【住所又は居所】東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内

(74)【代理人】

【識別番号】100089093

【弁理士】

【氏名又は名称】大西 健治

(57)【要約】(修正有)

【課題】監視対象の入力信号にノイズが発生していても、正確にキャプチャ機能を実行するように制御するデータ格納制御回路を実現する。

【解決手段】外部端子13から入力される入力信号に対して、クロック信号CLKに基づいて、デジタルフィルタ14を構成するシフトレジスタにてサンプリング処理を行い、その結果であるシフトレジスタの出力信号を、デジタルフィルタ14を構成するゲート回路に入力する。ゲート回路の出力信号の電圧レベルは、出力信号のうち少なくとも3つの電圧レベルがHレベルの場合に、LレベルからHレベルとなる。検出回路15は、ゲート回路の電圧レベルの変化を検出して、カウンタ11の出力データをレジスタ12に格納することを指示する信号を出力する。

【特許請求の範囲】

【請求項1】入力信号の論理レベルの変化に基づいてカウント回路の出力データを格納回路に格納するデータ格納制御回路において、前記入力信号をサンプリング処理し、複数回サンプリングした入力信号の論理レベルに基づいてその論理レベルが変化する制御信号を出力するデジタルフィルタと、前記制御信号の論理レベルの変化を検出し、前記カウント回路の出力データの前記格納回路への格納を制御する検出回路と、を有することを特徴とするデータ格納制御回路。

【請求項2】前記デジタルフィルタは、サンプリングクロック信号の第1の論理レベルから第2の論理レベルへの変化毎に前記入力信号の電圧レベルをサンプリングし、サンプリングにて同じ論理レベルの入力信号をm回(mは2以上の正の整数)検出した場合に、前記カウント回路の出力データを前記格納回路へ格納することを特徴とする請求項1記載のデータ格納制御回路。

【請求項3】前記デジタルフィルタは、サンプリングクロック信号の第1の論理レベルから第2の論理レベルへの変化毎に前記入力信号の情報を格納し、該情報に応じた論理レベルの出力信号を出力する、n個(nはn>mの正の整数)の出力信号を有するシフトレジスタと、前記制御信号を出力するものであって、該シフトレジスタのn個の出力信号のうちm個が所定の論理レベルの場合に前記制御信号の論理レベルを変化させる制御回路とから構成することを特徴とする請求項2記載のデータ格納制御回路。

【請求項4】前記データ格納制御回路は、選択信号に応じて前記検出回路に対して前記入力信号と前記制御信号とが選択的に前記検出回路へ転送可能とする選択回路を有し、該選択回路が前記入力信号を選択している場合に、前記検出回路は、前記入力信号の論理レベルの変化を検出し、前記カウント回路の出力データの前記格納回路への格納を制御することを特徴とする請求項1乃至請求項3のいずれか1つに記載のデータ格納制御回路。

【請求項5】前記選択回路は、前記選択信号が第3の論理レベルの場合には前記入力信号を選択し、前記選択信号が第4の論理レベルの場合には前記制御信号を選択するもので、前記デジタルフィルタは、前記選択信号が第3の論理レベルの場合に、動作が停止されることを特徴とする請求項4記載のデータ格納制御回路。

【請求項6】前記サンプリングクロック信号の供給が停止されることにより、前記デジタルフィルタの動作が停止するものであることを特徴とする請求項5記載のデータ格納制御回路。

【0039】検出回路15はこのデジタルアナログ14の出力信号の電圧

【0040】その後、時刻15においては、ANDゲート23

【0041】なお、デジタルフィルタ14に対して、更に、

【0042】つまり、切り換え回路43は、デジタルマイク

【0043】図5のように構成することで、さらに、図4に

【10044】以上、詳細に説明したように、第1の実施例

【0046】また、第1の軍施設の形態における子々格

【0048】ニカニ(株) データ回路 23 334. シフト、

明の第2の實施の形態であるテークス格納制御回路を付した同様な構成要素について、同様な符号を付した。

力信号自体を对象にして検出することができる。

【0054】例えば、データ格納制御回路100を搭載

[illegible]

【0055】主たる三つの種類(閉回路、OC、半導体)に各場に応用可能とあるが、これは、

10057/図1において、ターミナル制御回路200は、ANDゲート311の入力側には配線10が接続

配線50に伝達される制御信号を選択する。選択信号

タルヲアルタ14に対してクログツタ番号CLKの伝達を停

光緒二十九年十一月二十日

「ロボタラナルに選択可能としてもよい。このようにす

構成に限定されない。

